

УТВЕРЖДАЮ

Проректор по образованию



С.В. Никулин

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение высшего образования
"Вятский государственный университет"

Факультет автоматики и вычислительной техники (ОРУ)**РАСПИСАНИЕ ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ**

День	Интервал	ИНБб-4301-02-00
понедельник 13.04.26	08:20-09:50	
	10:00-11:30	
	11:45-13:15	
	14:00-15:30	Основы управления информационной безопасностью Зачет Трубин И.С. 3-204а
	15:45-17:15	Основы управления информационной безопасностью Зачет Трубин И.С. 3-204а
	17:20-18:50	
	18:55-20:25	
вторник 14.04.26	08:20-09:50	
	10:00-11:30	Электронные системы безопасности Зачет Репкин Д.А. 3-203
	11:45-13:15	Электронные системы безопасности Зачет Репкин Д.А. 3-203
	14:00-15:30	
	15:45-17:15	
	17:20-18:50	
	18:55-20:25	
четверг 16.04.26	08:20-09:50	Компьютерное проектирование и моделирование Консультация Ржаникова Е.Д. 3-
	10:00-11:30	
	11:45-13:15	
	14:00-15:30	
	15:45-17:15	
	17:20-18:50	
	18:55-20:25	
пятница 17.04.26	08:20-09:50	
	10:00-11:30	Компьютерное проектирование и моделирование Экзамен Ржаникова Е.Д. 3-206
	11:45-13:15	Компьютерное проектирование и моделирование Экзамен Ржаникова Е.Д. 3-206
	14:00-15:30	
	15:45-17:15	
	17:20-18:50	
	18:55-20:25	
вторник 21.04.26	08:20-09:50	
	10:00-11:30	
	11:45-13:15	
	14:00-15:30	Проектирование защищенных телекоммуникационных систем Защита курсовых проектов Частиков А.В. 3-206
	15:45-17:15	Проектирование защищенных телекоммуникационных систем Консультация Частиков А.В. 3-206
	17:20-18:50	
	18:55-20:25	

четверг 23.04.26	08:20-09:50	
	10:00-11:30	Проектирование защищенных телекоммуникационных систем Экзамен Частиков А.В. 3-206
	11:45-13:15	Проектирование защищенных телекоммуникационных систем Экзамен Частиков А.В. 3-206
	14:00-15:30	
	15:45-17:15	
	17:20-18:50	
	18:55-20:25	